

⑫ 公表特許公報(A)

平3-503326

⑭ 公表 平成3年(1991)7月25日

⑮ Int. Cl.³
G 11 B 21/12識別記号
T 庁内整理番号
7541-5D審査請求 未請求
予備審査請求 有 部門(区分) 6(4)

(全7頁)

⑯ 発明の名称 ヘッドのローディング速度制御装置

⑰ 特 願 平1-502281
⑱ 出 願 平1(1989)1月25日⑲ 翻訳文提出日 平2(1990)9月6日
⑳ 国際出願 PCT/US89/00315
㉑ 国際公開番号 WO89/08916
㉒ 国際公開日 平1(1989)9月21日

優先権主張 ㉓ 1988年3月7日 ㉔ 米国(U S) ㉕ 164,882

⑳ 発 明 者 カウス ロバート エフ アメリカ合衆国 カリフォルニア州 95070 サラトガ カルタ
クーパー 13767

㉑ 発 明 者 マーサー バトリック ジー アメリカ合衆国 カリフォルニア州 95051 サンタ クララ
ギルバート アベニュー 119

㉒ 出 願 人 サイクエスト テクノロジー アメリカ合衆国 カリフォルニア州 94538 フリーモント ウォ
ーム スプリングス ブールヴァード 47923

㉓ 代 理 人 弁理士 中 村 稔 外7名

㉔ 指 定 国 A T(広域特許), A U, B E(広域特許), C H(広域特許), D E(広域特許), D K, F I, F R(広域特許), G B
(広域特許), I T(広域特許), J P, K R, L U(広域特許), N L(広域特許), N O, S E(広域特許)

請求の範囲

1. 内部に配置されたディスクと、アーム上に搭載された書き込み／読み取りヘッドと、ヘッドおよびアームをディスクに対して移動させるアクチュエータと、ディスク上のヘッドをローディングする機構とを備えたディスク駆動装置用のヘッドローディング速度制御装置において、

電圧値の参照テーブルを格納する手段およびアクチュエータを駆動する手段を形成する処理手段と、

アクチュエータが駆動手段によって駆動されるときのアクチュエータ電圧を測定する手段と、

参照テーブル内の電圧値を測定したアクチュエータ電圧と比較し、その比較結果を処理手段に供給することによって、処理手段によりヘッド速度を判別し、アクチュエータを選択的に駆動することによりヘッド速度を選択的に変更できるようにするため手段と

を有することを特徴とするヘッドローディング速度制御装置。

2. 請求の範囲第1項において、

アンロード位置にヘッドをロックするための手段を有し、

前記処理手段は、ヘッドをアンロード位置にロックした状態でアクチュエータを駆動して、測定手段によりそれにより得られるアクチュエータ電圧を測定することにより、参照テーブルを作成する手段を有していることを特徴とするヘッドローディング速度制御装置。

3. 請求の範囲第1項において、

デジタル／アナログコンバータと、

電力増幅器とを有し、

前記デジタル／アナログコンバータは前記処理手段に接続されており、

前記電力増幅器は前記デジタル／アナログコンバータおよび前記アクチュエータに接続されており、

前記駆動手段は、処理手段から送出された信号を、デジタル／アナログコンバータを介して電力増幅器に供給して、電力増幅器により駆動信号をアクチュエータに向けて送出可能とすることになっていることを特徴とするヘッドローディング速度制御装置。

4. 請求の範囲第1項において、前記比較手段は、

アクチュエータから電圧信号を受け取る差動増幅器と、

前記差動増幅器と前記コンピュータ手段との間を接続するアナログ／デジタルコンバータと、

前記処理手段を介して、前記参照テーブルに接続され、前記差動増幅器に接続されて、参照電圧値からの電圧をアクチュエータからの電圧から差し引いて、ヘッドローディング速度を決定可能にするためのデジタル／アナログコンバータとを有することを特徴とするヘッドローディング速度制御装置。

5. 内部に配置されたディスクと、アーム上に搭載された書き込み／読み取りヘッドと、ヘッドおよびアームをディスクに対して移動させるアクチュエータと、ディスク上のヘッドをローディングする機構とを備えたディスク駆動装置において、

ディスクにロードされるヘッドの速度を決定するとともにそれを制御するヘッドローディング速度制御手段と、

前記速度制御手段に含まれる、アクチュエータの駆動手段と、

前記速度制御手段に含まれる、参照テーブル内に参照値を格納するテーブル手段と、

前記速度制御手段に含まれる、アクチュエータからの信号と参照値との差を求めてヘッド速度を判別可能な手段とを有することを

特徴とするディスク駆動装置。

6. 請求の範囲第1項において、

アンロード位置にヘッドをロックするための手段を有し、

前記速度制御手段は、ヘッドをアンロード位置にロックした状態でアクチュエータを駆動して、測定手段によりそれにより得られるアクチュエータ電圧を測定することにより、参照テーブルを作成する処理手段を有していることを特徴とするディスク駆動装置。

7. 請求の範囲第1項において、前記速度制御手段は、

前記駆動手段に含まれる、アクチュエータ駆動用の処理手段と、デジタル/アナログコンバータと、電力増幅器とを有し、

前記デジタル/アナログコンバータは前記処理手段に接続されており、

前記電力増幅器は前記デジタル/アナログコンバータおよび前記アクチュエータに接続されており、

前記処理手段は、処理手段から送出された信号を、デジタル/アナログコンバータを介して電力増幅器に供給して、電力増幅器により駆動信号をアクチュエータに向けて送出可能とするようになっていることを特徴とするディスク駆動装置。

8. 請求の範囲第1項において、前記駆動手段は処理手段を有し、前記比較手段は、

アクチュエータから電圧信号を受け取る差動増幅器と、

前記差動増幅器と前記コンピュータ手段との間を接続するアナログ/デジタルコンバータと、

前記処理手段を介して、前記参照テーブルに接続され、前記差動増幅器に接続されて、参照電圧値からの電圧をアクチュエータから

12. 請求の範囲第9項において、ヘッドがディスクにロードされる毎に参照テーブルを作成する工程を含むことを特徴とする方法。

13. 内部に配置されたディスクと、アーム上に搭載された書き込み/読み取りヘッドと、ヘッドおよびアームをディスクに対して移動させるアクチュエータと、ディスク上のヘッドをローディングする機構とを備えたディスク駆動装置用のヘッドローディング速度制御装置において、

アクチュエータを駆動する駆動手段と、

参照テーブル内に参照値を格納するテーブル手段と、

アクチュエータからの信号と参照値との差を求めて、ヘッドがディスクにロードされているときの速度を求める手段とを有することを特徴とする装置。

14. 請求の範囲第13項において、

ヘッドをアンロード位置にロックする手段と、

ヘッドをアンロード位置にロックした状態でアクチュエータを駆動して、測定手段により得られるアクチュエータ電圧を測定することにより、参照テーブルを作成する手段とを有していることを特徴とする装置。

15. 請求の範囲第13項において、

前記駆動手段に含まれるアクチュエータ駆動用の処理手段と、

デジタル/アナログコンバータと、

電力増幅器とを有し、

前記デジタル/アナログコンバータは前記処理手段に接続されており、

前記電力増幅器は前記デジタル/アナログコンバータおよび前記アクチュエータに接続されており、

の電圧から差し引いて、ヘッドローディング速度を決定可能にするためのデジタル/アナログコンバータとを有することを特徴とするディスク駆動装置。

9. ディスク駆動装置におけるディスク上にヘッドをローディングするためのヘッドローディング速度制御方法において、

ヘッドをディスク上にローディングするのに先立って、参照テーブルを作成する工程と、

アクチュエータを駆動してヘッドをディスク上にロードする工程と、

ヘッドがディスク上にロードされるときのアクチュエータ電圧を測定する工程と、

測定電圧を参照テーブル内に記憶した参照値と比較してローディング速度を求める比較工程とを有しており、

前記の参照テーブルを作成する工程は、

a. ヘッドをアンロード位置にロックする工程と、

b. ヘッド用アクチュエータの駆動信号を供給する工程と、

c. 駆動信号によって生ずるアクチュエータ電圧を測定する工程と、

d. 測定電圧を参照テーブル内に格納する工程とを有していることを特徴とする速度制御方法。

10. 請求の範囲第9項において、比較工程における結果に基づき、ローディング速度を調整する工程を含んでいることを特徴とする方法。

11. 請求の範囲第9項において、前記比較工程は、同一の信号を用いてアクチュエータを駆動した場合の二つの測定工程における結果を比較する工程を含んでいることを特徴とする方法。

前記処理手段は、処理手段から送出された信号を、デジタル/アナログコンバータを介して電力増幅器に供給して、電力増幅器により駆動信号をアクチュエータに向けて送出可能とするようになっていることを特徴とする装置。

16. 請求の範囲第13項において、前記駆動手段は処理手段を有し、前記比較手段は、

アクチュエータから電圧信号を受け取る差動増幅器と、

前記差動増幅器と前記処理手段との間を接続するアナログ/デジタルコンバータと、

前記処理手段を介して、前記参照テーブルに接続され、前記差動増幅器に接続されて、参照電圧値からの電圧をアクチュエータからの電圧から差し引いて、ヘッドローディング速度を決定可能にするためのデジタル/アナログコンバータとを有することを特徴とする装置。

明 細 書

ヘッドのローディング速度制御装置

〔技術分野〕

本発明はディスクに記憶されている情報にアクセスするための読出／書き込みヘッドを備えたディスク駆動装置に関するものであり、特に、この書き込み／読み取りヘッドをディスク上にローディングするための機構に関するものである。

〔背景技術〕

ディスク駆動装置、特に、情報記憶に使用可能なディスクを収容したカートリッジを装填可能なディスク駆動装置においては、データ転送処理を開始可能にするために書き込み／読み取りヘッドをディスク上にローディングする必要がある。かかるローディング動作は、ヘッドのローディング動作中にヘッドおよびディスクのいずれもが損傷を受けることがないように、正確にしかも円滑に行う必要がある。

一般的に、従来の装置においては、ヘッドのローディングを行うために、ばね、レバー、ダッシュポットなどから構成した機械式装置を用いて、ヘッドおよびディスクのいずれにも損傷を与えることなくヘッドをディスク上に確実にロードするようにしている。

しかし、このような機械式の装置を用いた場合には、ローディング動作の速度を測定する機構あるいはその速度が最適となるように変更するための機構が備わっていない。このことは、ヘッドが実際にディスク上にロードされるとその速度および位置を測定してヘッドによりサーボ情報の読み取りを可能にするサーボシステムを備えたディスク駆動装置の性能とは対照的である。

ガラススケールなどを使用している従来の装置においては、ガラ

スクエータの電圧を測定することができる。この測定情報を参照テーブル内に格納可能となっている。

さらに、本発明においては、マイクロプロセッサによりアクチュエータが駆動され、ヘッドがディスク上にロードできるようにアームをアンロックした状態において、アクチュエータの電圧を測定可能となっている。この電圧は、マイクロプロセッサの制御下で供給されたアクチュエータ駆動電流によって発生する電圧要素分と、アクチュエータ自体が発生するバックEMF電圧を含む電圧要素分とから成っている。電圧測定後、制御装置は、駆動電流に対する、アクチュエータ電圧と参照テーブル内の格納電圧値との差を取り、バックEMFを正確に測定して、アクチュエータがヘッドをディスク上にロードする際のヘッド速度を測定することが可能である。

本発明の目的は、ディスク上にロードされる際におけるヘッドの速度を測定し、それを制御するためのヘッドローディング速度制御装置を実現することにある。

本発明の別の目的は、アクチュエータが発生するバックEMFを測定し、この値を用いてディスク上のロードされる際のヘッドの速度を測定することにある。

〔図面の簡単な説明〕

第1図は本発明の実施例に係るヘッドローディング速度制御装置の概略図である。

〔好適な実施例の詳細な説明〕

第1図を参照すると、本発明のヘッドローディング速度制御装置が示されており、番号20が付されている。制御装置20はディスク駆動装置22に組み込まれて使用され、好適な実施例においては、取り出し可能なカートリッジ24を収容可能なディスク駆動装置に

ススケールなどが通常ディスクではなくヘッドのアクチュエータに搭載されているので、ヘッドがディスク上にロードされていなくとも、その位置および速度を知ることが可能である。したがって、アクチュエータによってヘッドがアンロード位置からロード位置に遷移すると、このガラススケールによってヘッドの速度および位置を判別することが可能である。

〔発明の概要〕

本発明の目的は従来技術を改良することにある。

本発明はディスク駆動装置用のヘッドローディング速度制御装置を有しており、上記のディスク駆動装置は、アームに搭載した書き込み／読出ヘッドと、ヘッドをディスクに対して相対移動させるアクチュエータと、ヘッドをディスク上にローディングするための機構を有している。ヘッドローディング速度制御装置は、ヘッドをディスク上にロードするための速度を判別し、それを制御するための機構を備えている。

このヘッドローディング速度制御装置は、更に、電圧値の参照テーブル格納用メモリを備えたマイクロプロセッサを有し、アクチュエータを駆動する。この制御装置は、更に、アクチュエータがマイクロプロセッサによって駆動されるときにアクチュエータの電圧を測定する。さらには、参照テーブルの電圧値をアクチュエータ測定電圧と比較して、この比較結果をマイクロプロセッサに供給することによって、ヘッドがディスク上にロードされるときにその速度を決定すると共に選択的に変更する。

また、本発明においては、ヘッドがディスクにロードされることのないような位置にアームをロックした状態で、マイクロプロセッサにより選択した範囲内の駆動電流をアクチュエータに供給して、

組み込まれて使用される。このような駆動装置およびカートリッジの例は、発明の名称が「ラジアルアームボイスコイルアクチュエータを備えた取り出し可能なカートリッジディスク駆動装置」および「ラジアルアームボイスコイルにより駆動されるディスク駆動装置用の取り出し可能なカートリッジ」である二つの米国特許出願明細書に示されている。これらの出願日は1988年2月26日であり、発明者はトンプソン等であり、また、これらの現在の出願人は「SyQuest Technology」である。これらの出願明細書に開示の内容は本願の内容とされている。

カートリッジ24はそのなかにディスク26を収容しており、ディスクは、磁気記録モード、光学式記録モードなどの多数のモードのうちの一つのモードで情報を記憶可能である。このディスク駆動装置22はアクチュエータ26を備えており、好適な実施例においては、それはボイスコイルモータである。好適な実施例においてはさらに、ヘッド28がアーム30によってアクチュエータ26に固定されて、アクチュエータ26によりアーム30を移動することによって、ヘッド28を移動できるようになっている。このアーム30はランパ34を備えたロードアーム32上に載せてある。アクチュエータ26は、ランパ34を下方に撓動させることにより、ヘッド28をロードアーム32から離してディスク26上に移動させることが可能である。

ヘッドローディング速度制御装置20は、マイクロプロセッサあるいはマイクロコンピュータ36を備えており、これは、適切な参照テーブル40を記憶したメモリあるいは格納部38を備えている。マイクロプロセッサ36は、デジタル／アナログコンバータ44を介して電力増幅器42を駆動して、一定の範囲内の電流をアクチュ

エータ27に供給するようになっている。したがって、マイクロプロセッサ36は、選択的にアクチュエータ27を駆動し、このアクチュエータによりヘッド28をディスク26上に対して、電力増幅器42からアクチュエータ27に供給された電流に直接的に關係する速度でロードさせることができる。アクチュエータ27からの電圧信号は、電力増幅器42からアクチュエータ27に供給された電流に直接に關係する第1の電圧要素分を有している。この電圧信号は、アクチュエータ27が発生するバックEMFである第2の電圧要素分を備えている。双方の電圧要素は、差動増幅器46に供給される。

この差動増幅器46は、アナログ／デジタルコンバータ48を介して、マイクロプロセッサ36に接続されている。マイクロプロセッサ36は、電力増幅器42からアクチュエータ27に供給される電流に応じてテーブル40から得た参照値を、オフセットデジタル／アナログコンバータ50に供給する。このオフセット・デジタル／アナログコンバータ50は、オフセット電圧信号を差動増幅器46に供給することにより、アクチュエータ27からの電圧信号のうちの第1の部分を排除する。この第1の部分は、電力増幅器42によりアクチュエータ27に供給される電流に対して直接に關係している部分である。残りの電圧信号は、ヘッド28がディスク26上のロードされる際におけるアクチュエータ27の移動によって発生する逆起電力である。この逆起電力は、アナログ／デジタルコンバータ48を介して、マイクロプロセッサ36に供給され、マイクロプロセッサでは、ディスク26上へのヘッドのローディング速度を測定することができる。速度が早過ぎる場合あるいは遅過ぎる場合には、電力増幅器42からの駆動電流をマイクロプロセッサ36によ

って修正することにより、ヘッドあるいはディスクに損傷を与えることなく、ヘッドを正確にしかも確実にディスク上にロードすることができる。

アクチュエータ・ロック52はアクチュエータ27、すなわちヘッド28をそのアンロード位置にホールドして、制御装置20がテーブル40を生成可能にするためのものである。このロック50は、機械式のものであってもよいし、電子機構のものであってもよい。機械式ロックについては、上述したSequenceの特許出願「ラジアルアームボイスコイルアクチュエータを備えた取り出し可能なカートリッジ駆動装置」に開示されている。

(産業上の利用可能性)

ヘッドローディング速度制御装置の動作は以下の通りである。

まず、較正工程を実行する。ヘッドが28が搭載されたアーム30を、アクチュエータ27に組み込まれたロック52によって、所定の位置にロックし、ヘッド28がディスク上にロードされないようにし、マイクロプロセッサ36が指定する範囲の電流を電力増幅器42を介してアクチュエータ27に供給できるようにする。アクチュエータ27の出力は、ヘッド26がアンロード位置にロックされて逆起電力要素が全く発生していないので、逆起電力要素を含んでいない。アクチュエータ27からの電圧範囲は、差動増幅器46およびA/Dコンバータ48を介して、マイクロプロセッサ36に供給されて、メモリ38のテーブル40内に格納される。かかる較正工程は、カートリッジ24内のディスク26上にヘッドをローディングするのに先立ってカートリッジ28を駆動装置22内に装着する毎に実行される。これにより、駆動装置22は再較正されて、駆動装置22の使用時間に起因して発生する温度変動が排除される。

参照テーブル40が形成されると、アクチュエータ27をアンロックして、マイクロプロセッサ36から駆動電流をアクチュエータ27に供給させて、ヘッド28をディスク28上にロードされるようにすることが可能となる。この動作を行うと、アクチュエータ電圧は、電力増幅器42によって印加されるアクチュエータ27の駆動電流により電圧要素分と、アクチュエータ27自体から発生するバックEMF電圧要素分を含むことになる。この信号が差動増幅器46に供給され、ここにおいて、この信号と、参照テーブル40からオフセットD/Aコンバータを介して差動増幅器46に供給されるオフセット信号との和が取られる。このオフセット信号は電力増幅器42を介してアクチュエータ27に供給される電流に対応している。差動増幅器46は、次に、信号をA/Dコンバータ48に供給する。この信号は、アクチュエータ27からの信号とオフセットA/Dコンバータからの信号との差に対応している。このようにしえ得られた信号がアクチュエータ27が発生した逆起電力である。このバックEMF電圧は直接にアクチュエータ27の速度に対応しているので、この速度をマイクロコンピュータ36により測定し、速度が早過ぎる場合にはアクチュエータ27の駆動電流をマイクロコンピュータ36によって減少させ、これと共に、あるいはこのようにする代わりに、電流の極性を変更することができる。同様に、アクチュエータ27の駆動が遅過ぎる場合には、増加させた電圧を用いてアクチュエータ27を駆動して、より迅速にヘッド28をディスク26上に移動させることになる。ここに、逆起電力は、電力増幅器42からアクチュエータ27に供給される電流により発生するアクチュエータ電圧の1/100のオーダーである。

したがって、本発明によれば、ヘッド28をディスク26の上に

ローディングするための速度を制御して、ディスク26およびヘッド28に損傷が発生しないようにすることができる。

本発明の別の構成および利点は、請求の範囲の記載および図面を参照することによって認識できる。

本明細書においては、一つの実施例について本発明を開示したが、他の実施形態も、請求の範囲に記載の発明の範囲内に包含される。

特許庁長官 植 松 敏 殿



1. 特許出願の表示 PCT/US89/00315

2. 発明の名称 ヘッドのローディング速度制御装置

3. 特許出願人

名 称 サイクエスト テクノロジー

4. 代 理 人

住 所 東京都千代田区丸の内3丁目3番1号
電話(代) 211-8741番

氏 名 (5995) 弁理士 中 村 稔

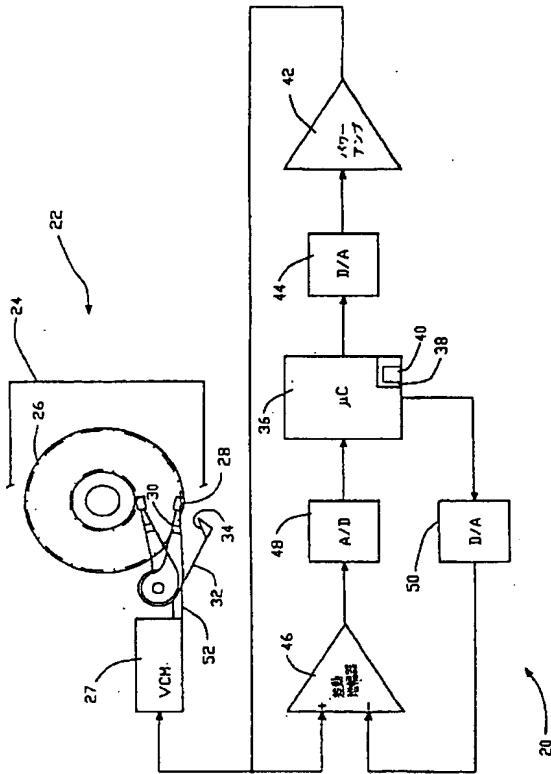


5. 補正書の提出年月日 1989年11月1日

6. 添付書類の目録

(1) 補正書の翻訳文

1 通



請求の範囲

1. 内部に配置されたディスクと、アーム上に搭載された書き込み／読み取りヘッドと、ヘッドおよびアームをディスクに対して移動させるアクチュエータと、ディスク上のヘッドをローディングする機構とを備えたディスク駆動装置用のヘッドローディング速度制御装置において、

電圧値の参照テーブルを格納する手段およびアクチュエータを駆動する手段を形成する処理手段と、

アクチュエータが駆動手段によって駆動されるときにアクチュエータ電圧を測定する手段と、

参照テーブル内の電圧値を測定したアクチュエータ電圧と比較し、その比較結果を処理手段に供給することによって、処理手段によりヘッド速度を判別し、アクチュエータを選択的に駆動することによりヘッド速度を選択的に変更できるようにするための手段とを有することを特徴とするヘッドローディング速度制御装置。

2. 請求の範囲第1項において、

アンロード位置にヘッドをロックするための手段を有し、

前記処理手段は、ヘッドをロックするためのロック手段によりヘッドをアンロード位置にロックした状態でアクチュエータを駆動して、測定手段により、それにより得られるアクチュエータ電圧を測定することにより、参照テーブルを作成する手段を有していることを特徴とするヘッドローディング速度制御装置。

3. 請求の範囲第1項において、

デジタル／アナログコンバータと、

電力増幅器とを有し、

前記デジタル／アナログコンバータは前記処理手段に接続されて

おり、

前記電力増幅器は前記デジタル／アナログコンバータおよび前記アクチュエータに接続されており、

前記駆動手段は、処理手段から送出された信号を、デジタル／アナログコンバータを介して電力増幅器に供給して、電力増幅器により駆動信号をアクチュエータに向けて送出可能とするようになっていたことを特徴とするヘッドローディング速度制御装置。

4. 請求の範囲第1項において、前記比較手段は、

アクチュエータから電圧信号を受け取る差動増幅器と、

前記差動増幅器と前記処理手段との間を接続するアナログ／デジタルコンバータと、

前記参照テーブルを有する前記処理手段と前記差動増幅器との間に接続され、参照電圧値からの電圧をアクチュエータからの電圧から差し引いて、ヘッドローディング速度を決定可能にするためのデジタル／アナログコンバータとを有することを特徴とするヘッドローディング速度制御装置。

5. 内部に配置されたディスクと、アーム上に搭載された書き込み／読み取りヘッドと、ヘッドおよびアームをディスクに対して移動させるアクチュエータと、ディスク上のヘッドをローディングする機構とを備えたディスク駆動装置において、

ディスクにロードされるヘッドの速度を決定するとともにそれを制御するヘッドローディング速度制御手段と、

前記速度制御手段に含まれる、アクチュエータの駆動手段と、

前記処理手段に含まれる、参照テーブル内に参照値を格納する手段と、

前記速度制御手段に含まれる、アクチュエータからの信号と参

照値の群とを比較してヘッド速度を判別可能な手段とを有し、

前記処理手段は、ヘッドをロックするためのロック手段によりヘッドをアンロード位置にロックした状態でアクチュエータを駆動して、測定手段によりそれにより得られるアクチュエータ電圧を測定することにより、参照テーブルを作成するようになっていることを特徴とするディスク駆動装置。

6. 請求の範囲第5項において、前記速度制御手段は、

前記駆動手段に含まれる、アクチュエータ駆動用の処理手段と、デジタル/アナログコンバータと、

電力増幅器とを有し、

前記デジタル/アナログコンバータは前記処理手段に接続されており、

前記電力増幅器は前記デジタル/アナログコンバータおよび前記アクチュエータに接続されており、

前記処理手段は、処理手段から送出された信号を、デジタル/アナログコンバータを介して電力増幅器に供給して、電力増幅器により駆動信号をアクチュエータに向けて送出可能とするようになっていることを特徴とするディスク駆動装置。

7. 請求の範囲第5項において、前記比較手段は、

アクチュエータから電圧信号を受け取る差動増幅器と、

前記差動増幅器と前記コンピュータ手段との間を接続するアナログ/デジタルコンバータと、

前記処理手段を介して、前記参照テーブルを備えた前記処理手段と前記差動増幅器との間に接続されて、参照電圧値からの電圧をアクチュエータからの電圧から差し引いて、ヘッドローディング速度を決定可能にするためのデジタル/アナログコンバータとを有する

／読み取りヘッドと、ヘッドおよびアームをディスクに対して移動させるアクチュエータと、ディスク上のヘッドをローディングする機構と、ヘッドをアンロード位置にロックするための手段を備えたディスク駆動装置用のヘッドローディング速度制御装置において、

アクチュエータを駆動する処理手段と、

参照テーブル内に参照値を格納するテーブル手段と、

アクチュエータからの信号と参照値とを比較して、ヘッドがディスクにロードされているときの速度を求める手段とを有し、

前記処理手段は、ヘッドをアンロード位置にロックしてアクチュエータを駆動し、そのアクチュエータから得られる信号を比較手段によって受け取ることにより、参照テーブルを作成するようになっていることを特徴とする装置。

13. 請求の範囲第12項において、

デジタル/アナログコンバータと、

電力増幅器とを有し、

前記デジタル/アナログコンバータは前記処理手段に接続されており、

前記電力増幅器は前記デジタル/アナログコンバータおよび前記アクチュエータに接続されており、

前記処理手段は、処理手段から送出された信号を、デジタル/アナログコンバータを介して電力増幅器に供給して、電力増幅器により駆動信号をアクチュエータに向けて送出可能とするようになっていることを特徴とする装置。

14. 請求の範囲第12項において、前記比較手段は、

アクチュエータから電圧信号を受け取る差動増幅器と、

前記差動増幅器と前記処理手段との間を接続するアナログ/デジ

タルコンバータと、

前記処理手段を介して、前記参照テーブルを備えた前記処理手段と前記差動増幅器の間に接続されて、参照電圧値からの電圧をアクチュエータからの電圧から差し引いて、ヘッドローディング速度を決定可能にするためのデジタル/アナログコンバータとを有することを特徴とする装置。

8. ディスク駆動装置におけるディスク上にヘッドをローディングするためのヘッドローディング速度制御方法において、

ヘッドをディスク上にローディングするのに先立って、参照テーブルを作成する工程と、

アクチュエータを駆動してヘッドをディスク上にロードする工程と、

ヘッドがディスク上にロードされるときにアクチュエータ電圧を測定する工程と、

測定電圧を参照テーブル内に記憶した参照値と比較してローディング速度を求める比較工程とを有しており、

前記の参照テーブルを作成する工程は、

a. ヘッドをアンロード位置にロックする工程と、

b. ヘッド用アクチュエータの駆動信号を供給する工程と、

c. 駆動信号によって生ずるアクチュエータ電圧を測定する工程と、

d. 測定電圧を参照値として参照テーブル内に格納する工程とを有していることを特徴とする速度制御方法。

9. 請求項第8項において、比較工程における結果に基づき、ローディング速度を調整する工程を含んでいることを特徴とする方法。

10. 請求の範囲第8項において、前記比較工程は、同一の信号を用いてアクチュエータを駆動した場合の二つの測定工程における結果を比較する工程を含んでいることを特徴とする方法。

11. 請求の範囲第8項において、ヘッドがディスクにロードされる毎に参照テーブルを作成する工程を含むことを特徴とする方法。

12. 内部に配置されたディスクと、アーム上に搭載された書き込み

國際調查報告

International Association No. PCT/US89/00315

I. CLASSIFICATION OF SUBJECT MATTER <i>U.S. Patent Classification symbols only, include only 1</i>		
According to International Patent Classification (IPC) or to both International Classification and IPC		
IPC(43): C 118 1/03, 3/84		
U.S. Cl. 360/73, 103		
II. FIELDS SEARCHED		
Minimum Documentation Searched 7		
Classification System	Classification Symbols	
U.S.	360/73, 77.02, 77.03, 77.08, 78.04, 78.06, 78.07, 78.11, 78.12 380/103-105 369/219-217	
Documents searched other than Minimum Documentation to the extent that such Documents are included in the Fields Searched 7		
III. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category	Character of Document, if not otherwise, where appropriate, of the relevant passages	Reference to Claim No.
Y, F	US, A, 4,755,892 (CARTEAU ET AL.) 03 July 1988 (05.07.88), see figure 7 and column 13, line 36 to column 14, line 31.	5, 13, 15, 16
Y	US, A, 4,355,273 (Duvall) 19 October 1982 (19.10.82), see Figure 1A and column 7, lines 36-48 and column 4, line 1 to column 5, line 12.	5, 13, 15, 16
A	US, A, 3,648,263 (KUNSTADT) 07 March 1972 (07.03.72), see figure 4 and the abstract.	3
A	US, A, 4,202,020 (LOVgren ET AL.) 06 May 1980 (06.05.80), see the entire document.	1, 3, 13
A	US, A, 4,241,746 (NISHIDA ET AL.) 23 December 1980 (23.12.80), see the abstract and figure 1.	3
A	US, A, 4,375,070 (ISORAKI ET AL.) 22 February 1983 (22.02.83), see Figures 3A and 4A and column 6, line 14 to column 10, line 4.	1, 3, 13
<p>* Source references of cited documents: "</p> <p>"A" document published in a journal or in a patent office which is not considered to be of particular interest</p> <p>"B" document published in a journal or in a patent office which is considered to be of particular interest</p> <p>"C" document which was in the public domain prior to the date of the document in which it is cited as a source of information, date of publication or other date of release is specified</p> <p>"D" document referred to in the abstract, see, disclosure or other means</p> <p>"E" document published prior to the international filing date but after the priority date claimed</p> <p>"F" document published after the international filing date but after the priority date claimed</p> <p>"G" document published after the international filing date but after the priority date claimed</p> <p>"H" document published after the international filing date but after the priority date claimed</p> <p>"I" document published after the international filing date but after the priority date claimed</p> <p>"J" document published after the international filing date but after the priority date claimed</p> <p>"K" document published after the international filing date but after the priority date claimed</p> <p>"L" document published after the international filing date but after the priority date claimed</p> <p>"M" document published after the international filing date but after the priority date claimed</p> <p>"N" document published after the international filing date but after the priority date claimed</p> <p>"O" document published after the international filing date but after the priority date claimed</p> <p>"P" document published after the international filing date but after the priority date claimed</p> <p>"Q" document published after the international filing date but after the priority date claimed</p> <p>"R" document published after the international filing date but after the priority date claimed</p> <p>"S" document published after the international filing date but after the priority date claimed</p> <p>"T" document published after the international filing date but after the priority date claimed</p> <p>"U" document published after the international filing date but after the priority date claimed</p> <p>"V" document published after the international filing date but after the priority date claimed</p> <p>"W" document published after the international filing date but after the priority date claimed</p> <p>"X" document published after the international filing date but after the priority date claimed</p> <p>"Y" document published after the international filing date but after the priority date claimed</p> <p>"Z" document published after the international filing date but after the priority date claimed</p>		
IV. CERTIFICATION		
Date of the Actual Completion of the International Search	Date of Mailing of the International Search Report	
11 APRIL 1989	07 JUN 1989	
International Searching Authority	Searcher's Authority	
ISA/US	KLAN FABER	

Form PCT/ISA/200 (Rev. 11/87)